

מדינת ישראל

משרד החינוך

סוג הבחינה: גמר לבתי-ספר לטכנאים ולהנדסאים

מועד הבחינה: אביב תשע"ד, 2014

סמל השאלון: 711001

נספחים: א. נספח לשאלה 9

ב. נספח לשאלה 10

ג. נוסחאון באלקטרוניקה

ספרתית א' לכיתה י"ג

ד. נוסחאון במבוא להנדסת חשמל

לכיתה י"ג

תורת האלקטרוניקה והחשמל ט'

מגמת הנדסת אלקטרוניקה ומחשבים

(כיתה י"ג)

הוראות לנבחן

- א. משך הבחינה: ארבע שעות.
 - ב. מבנה השאלון ומפתח ההערכה: בשאלון זה שלושה פרקים, ובהם עשר שאלות.
יש להשיב על חמש שאלות בלבד: שאלה אחת לפחות
מכל אחד משני הפרקים הראשונים, ושאלה אחת מן הפרק השלישי. לכל שאלה – 20 נקודות. סך-הכול – 100 נקודות.
 - ג. חומר עזר מותר לשימוש: מחשבון.
 - ד. הוראות מיוחדות:
 1. ענה על מספר השאלות הנדרש בשאלון. המעריך יקרא ויעריך את מספר השאלות הנדרש בלבד, לפי סדר כתיבתן במחברתך, ולא יתייחס לתשובות נוספות.
 2. התחל כל תשובה לשאלה חדשה בעמוד חדש.
 3. רשום את כל תשובותיך אך ורק בעט.
 4. הקפד לנסח את תשובותיך כהלכה ולסרטט את תרשימיך בבהירות.
 5. כתוב את תשובותיך בכתב-יד ברור, כדי לאפשר הערכה נאותה של תשובותיך.
 6. אם לדעתך חסרים נתונים הדרושים לפתרון שאלה, אתה רשאי להוסיף אותם, בתנאי שתנמק מדוע הוספת אותם.
 7. בכתיבת פתרונות חישוביים, קבלת מרב הנקודות מותנית בהשלמת כל המהלכים שלהלן, בסדר שבו הם רשומים:
 - * רישום הנוסחה המתאימה.
 - * הצבה של כל הערכים ביחידות המתאימות.
 - * חישוב (אפשר באמצעות מחשבון).
 - * רישום התוצאה המתקבלת, יחד עם יחידות המידה המתאימות.
 - * ליווי הפתרון החישובי בהסבר קצר.
- בשאלון זה 9 עמודים ו-22 עמודי נספחים.

ההנחיות בשאלון זה מנוסחות בלשון זכר,
אך מכוונות הן לנבחנות והן לנבחנים.

בהצלחה!

המשך מעבר לדף

השאלות

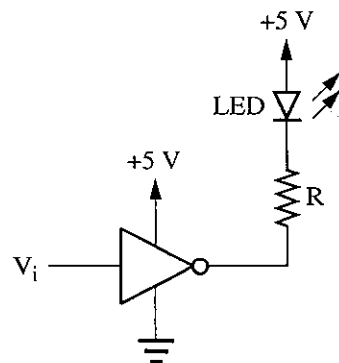
ענה על חמש מבין השאלות 1-10. עליך לענות על שאלה אחת לפחות מן הפרק הראשון, על שאלה אחת לפחות מן הפרק השני, ועל שאלה אחת מן הפרק השלישי.

פרק ראשון: אלקטרוניקה ספרתית א'

ענה על שאלה אחת לפחות מבין השאלות 1-4 (לכל שאלה – 20 נקודות).

שאלה 1

באיור לשאלה 1 נתון רכיב לוגי המפעיל דיודת LED.



נתוני הרכיב הלוגי:

$$V_{OH} = 4 \text{ V}, V_{OL} = 0.4 \text{ V}$$

$$I_{OH} = 0.4 \text{ mA}, I_{OL} = 16 \text{ mA}$$

נתוני ה-LED:

$$I_{LED \max} = 20 \text{ mA}, V_{LED} = 1.2 \text{ V}$$

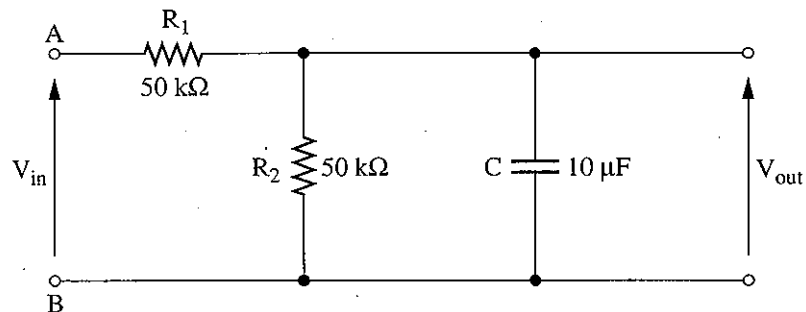
איור לשאלה 1

- מהי הרמה הלוגית שיש לספק במבוא V_i כדי להדליק את ה-LED? נמק את תשובתך.
- חשב את ערך הנגד R הנדרש כדי להדליק את ה-LED, כאשר הזרם דרכה הוא 4 mA.
- מהו הערך המזערי (המינימלי) של הנגד R, שעבורו הדיוודה והרכיב הלוגי לא יינזקו?
- ענה על סעיף ג' עבור רכיב לוגי אחר שנתוניו זהים לאלו של הרכיב הלוגי הנתון, מלבד הזרם I_{OL} שערכו 40 mA.

המשך בעמוד 3

שאלה 2

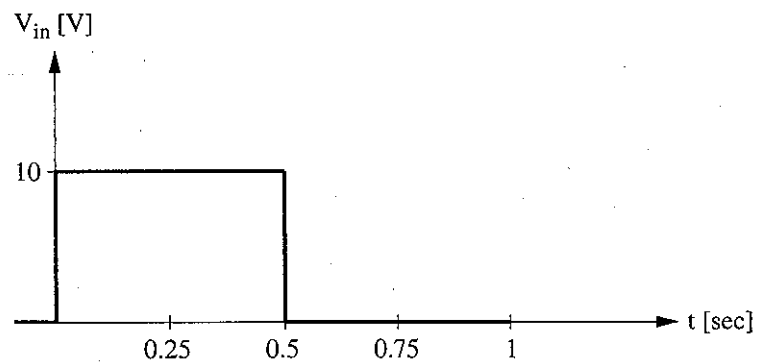
באיור א' לשאלה 2 נתון מעגל חשמלי.



איור א' לשאלה 2

א. חשב את קבוע זמן הטעינה של הקבל C.

ב. באיור ב' לשאלה מתואר המתח V_{in} המסופק למעגל. המתח על הקבל C בזמן $t = 0$ הוא 0 V.



איור ב' לשאלה 2

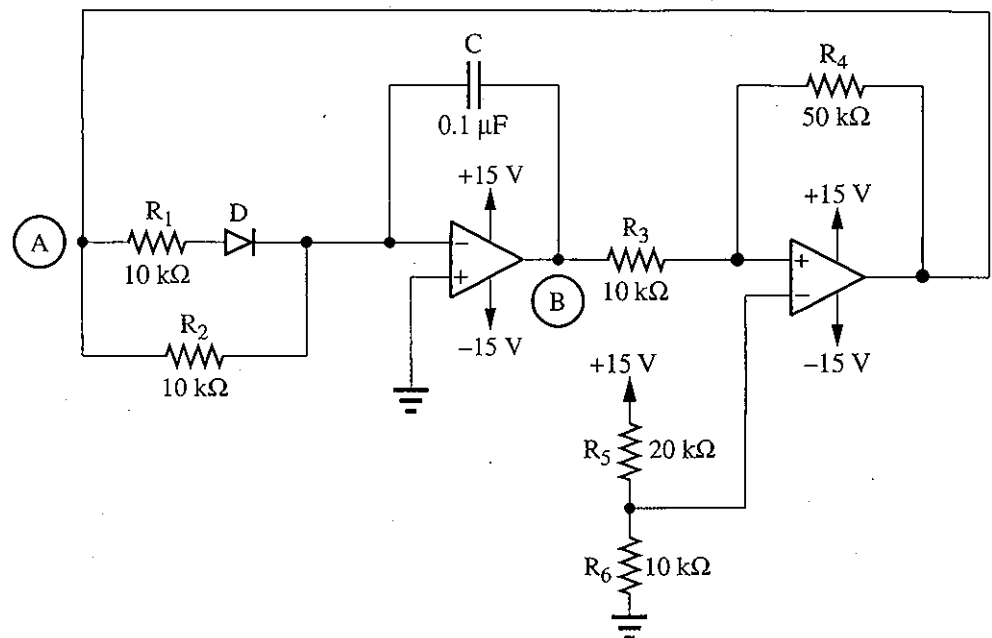
העתק את איור ב' למחברתך, וסרטט מתחתיו, בהתאמה, את צורת מתח-המוצא V_{out} כפונקציה של הזמן.

ג. חשב את ערכו של V_{out} כאשר:

1. $t = 0.25 \text{ sec}$
2. $t = 0.75 \text{ sec}$

שאלה 3

באיור לשאלה 3 נתון מעגל חשמלי. מגברי השרת והדיודה – אידיאליים.
מתחי ההזנה למגברי השרת הם $\pm 15\text{ V}$.

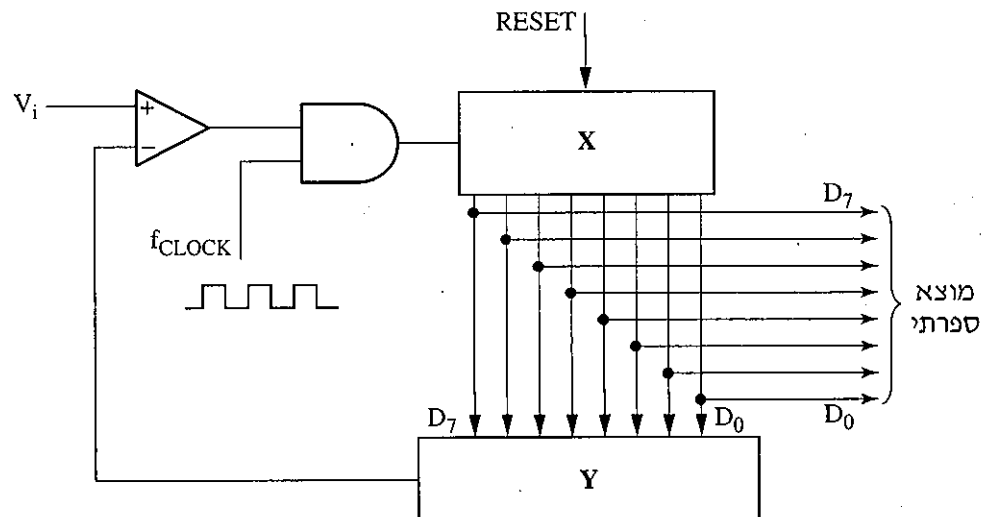


איור לשאלה 3

- סרטט, זה מתחת לזה בהתאמה, את צורת המתח בנקודות (A) ו-(B), כפונקציה של הזמן.
- חשב את ערכי המתחים הקיצוניים בנקודות (A) ו-(B), וציין אותם בסרטוטך.
- מה תפקידה של הדיודה D במעגל? נמק את תשובתך.
- חשב את התדר ואת מחזור הפעולה (Duty Cycle) של המתח בנקודה (A).

שאלה 4

באיור לשאלה 4 נתון תרשים מלבנים של ממיר אות אנלוגי לאות ספרתי (A/D).



איור לשאלה 4

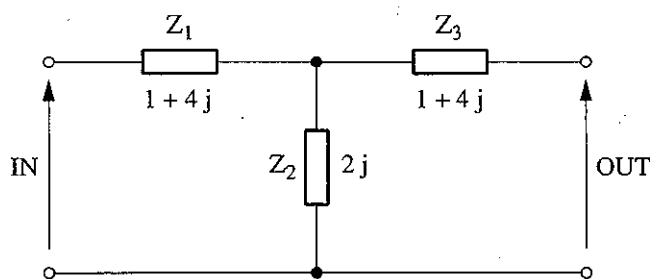
- א. 1. איזה רכיב מייצגת כל אחת מן היחידות X ו-Y?
2. רשום את תפקידה של כל אחת מן היחידות X ו-Y.
- ב. מהו הפרש הזמן המזערי (המינימלי) בין שני דפקי RESET עוקבים, אם התדר של האות f_{CLOCK} הוא 5 MHz? נמק את תשובתך.
- ג. עבור מתח-מבוא $V_{\text{in}} = 2.55 \text{ V}$ – מתקבלת במוצא היחידה X המילה הבינארית $D_7 D_6 D_5 D_4 D_3 D_2 D_1 D_0 = 01111111$. חשב את כושר ההבחנה של הממיר הזה.
- ד. מהו הערך המרבי (המקסימלי) של המתח V_{in} הניתן להמרה על-ידי הממיר הזה? נמק את תשובתך.

פרק שני: מבוא להנדסת חשמל

ענה על שאלה אחת לפחות מבין השאלות 5-8 (לכל שאלה – 20 נקודות).

שאלה 5

באיור לשאלה 5 נתונה רשת זוגיים.

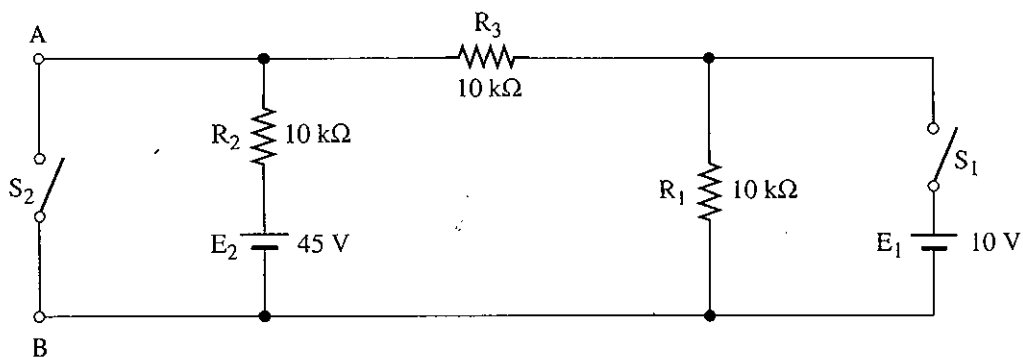


איור לשאלה 5

- חשב את המקדמים A, B, C, D של רשת הזוגיים הנתונה באיור.
- חשב את העכבה האופיינית של הרשת הזו.
- מחברים בשרשרת (בקסקדה) שתי רשתות כמו זו המתוארת באיור. חשב את מקדמי הזוגיים של הרשת הכוללת. (A, B, C, D)

שאלה 6

באיור לשאלה 6 נתון מעגל חשמלי.



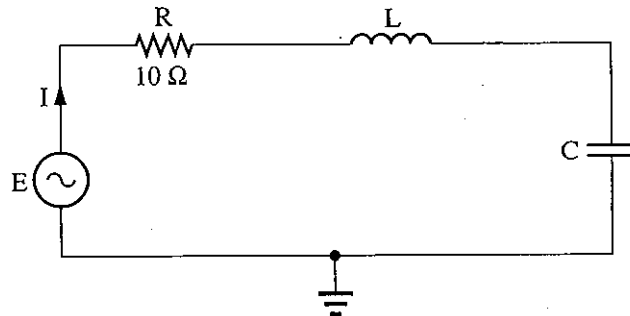
איור לשאלה 6

◀ המשך בעמוד 7

- א. חשב את המתח על הנגד R_1 , כאשר שני המפסקים S_1 ו- S_2 פתוחים.
- ב. סוגרים את שני המפסקים.
1. חשב את הזרם העובר דרך מקור המתח E_1 .
 2. חשב את הזרם העובר דרך המפסק S_2 , וציין את כיוונו (מ- A ל- B או מ- B ל- A).
- ג. פותחים את המפסק S_2 (המפסק S_1 נשאר סגור).
1. חשב את הזרם העובר דרך מקור המתח E_1 .
 2. האם במצב הזה מקור המתח E_1 הוא ספק אנרגיה או צרכן אנרגיה? נמק את תשובתך.

שאלה 7

באיור לשאלה 7 נתון מעגל RLC טורי הנמצא במצב תהודה. תדר התהודה הוא 4 kHz, ורוחב הפס של המעגל הוא 400 Hz.

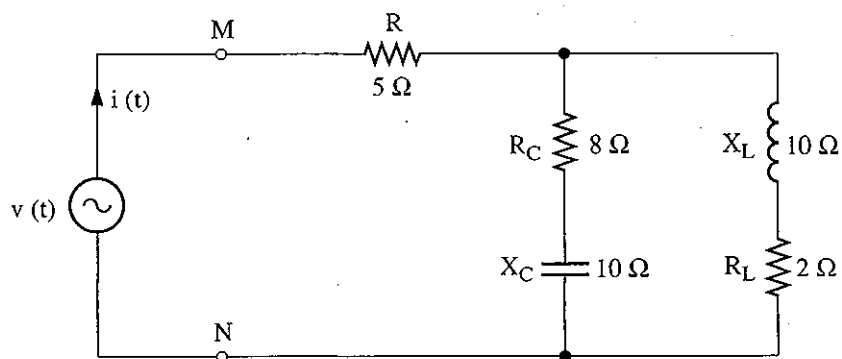


איור לשאלה 7

- א. חשב את גורם הטיב של המעגל.
- ב. חשב את השראות הסליל L ואת קיבול הקבל C .
- ג. חשב את הזרם I כאשר מתח המקור הוא $E = 5 \angle 0^\circ \text{ V}$.
- ד.
 1. חשב את תדרי מחצית ההספק של המעגל הזה.
 2. חשב את ההספק הפעיל המתקבל בתדרי הללו.

שאלה 8

באיור לשאלה 8 נתון מעגל חשמלי, שבו: $v(t) = 200\sqrt{2} \cdot \sin(100t)$ V.



איור לשאלה 8

א. חשב את העכבה Z שהמקור $v(t)$ "רואה" בין הנקודות M ו-N.

הצג את Z כמספר מרוכב, שצורתו:

1. קרטזית - $Z = R + jX$

2. פולארית - $Z = |Z| \angle \alpha$

ב. האם המעגל הזה נמצא במצב תהודה? אם כן - נמק את תשובתך. אם לא - קבע את אופיו של המעגל (השראותי או קיבולי).

ג. רשום את הביטוי של זרם-המקור כפונקציה של הזמן, $i(t)$.

פרק שלישי: אנגלית טכנית

ענה על שאלה אחת מבין השאלות 9-10 (לכל שאלה – 20 נקודות).

שאלה 9

בנספח לשאלה 9 מובא קטע של מאמר בשפה האנגלית, העוסק בהשפעת הגובה (יחסית לפני הים) על איכות הפעולה של ספקי כוח (ממירי ac ל-de).

עליך לענות על הסעיפים שלהלן בעברית, רק על פי הכתוב במאמר.

- א. עד איזה גובה טיפוסי מתוכננים לפעול רוב ספקי הכוח?
- ב. מהי השפעת הגובה (יחסית לפני הים) על איכות הבידוד של האוויר?
- ג. כיצד מושפע התכנון של כרטיסים אלקטרוניים מהגובה שבו נדרש המעגל החשמלי לפעול באופן תקין?
- ד. איזו השפעה עיקרית נוספת יש לגובה על פעולת ספקי הכוח, וכיצד ניתן לבטל אותה?

שאלה 10

בנספח לשאלה 10 מובאים דפי-מפרט בשפה האנגלית של משפחת מחוללי אותות מתוכנתים.

עליך לענות על הסעיפים שלהלן בעברית, רק על-פי הכתוב בדפי-המפרט.

- א. רשום שלושה ייעודים של הרכיב הזה.
- ב. ציין את מספרי ההדקים ברכיב שאליהם ניתן לחבר גביש חיצוני.
- ג. מהו התפקיד של זיכרון ה-EEPROM ברכיב הזה?
- ד. 1. האם ההדקים $S_0 + S_2$ ברכיב מיועדים לאספקת מתח או לבקרה?
2. ציין שני תפקידים של ההדקים הללו ברכיב.

בהצלחה!

זכות היוצרים שמורה למדינת ישראל.
אין להעתיק או לפרסם אלא ברשות משרד החינוך.

מקור מידע

נספח לשאלה 9

לשאלון 711001, אביב תשע"ד

Based on article from power-topics.blogspot.co.il

9.10.2012

How does altitude affect ac-dc Power Supplies

Most ac-dc power supplies that meet the safety standards per UL/EN 60950-1 for Information Technology Equipment (ITE) applications are designed to operate at typical office and factory altitudes, which can vary from slightly above sea level to as high as 2,000-meters (6,562-feet). Many power supply manufacturers provide units that are designed and rated for operation at higher altitudes, up to 3,000-meters (9,843-feet) so their supplies can be used in major cities located at higher elevations (e.g., Denver, Santa Fe, Mexico City, Bogota). Many broadcasting/communications stations/towers are located at altitudes up to 3,000-meters or higher in order to maximize their range.

Altitude affects the design of power supplies since 'air' is used as an electric insulating medium (aka, dielectric) in the construction of power supplies, as well as most electronic devices. The density and dielectric strength (insulating property) of air is very good at sea level, but at higher altitudes, the thinner air loses some of its dielectric strength, which needs to be compensated for. Switchmode power supplies operate off of high voltages (inputs of 90 to 265Vac) and internally generate even higher voltages (400Vdc or more), which need to be insulated and contained to prevent high voltage arcing or breakdown within the supply, and to protect the end-equipment and operating personnel.

Most electronic circuits are built on Printed Circuit Boards (PCB). Since 'air' gets thinner (reduced barometric pressure) at higher altitudes and becomes less of an insulator, the PCB and component layouts have to be designed with sufficient safety spacing distances to prevent high voltage arcs or breakdowns between conductors and/or electronic components.

The other major effect of high altitudes on power supplies is that the less dense air does not conduct heat as well. To compensate for higher altitudes, power supplies need to be derated, or employ larger heat sinks, or have increased forced air flow, or a combination of these to insure proper cooling. In addition, the power supply must be designed with the proper conductor and component clearances as discussed above.

In summary, whenever an application requires that a power supply must operate at altitudes above 2,000 meters (6,562 feet), always check with the manufacturer to determine if this is acceptable, or if an alternate model that is designed for higher altitudes is required.

מקום למציאת נתון

- 1 -

נספח לשאלה 10

לשאלון 711001, אביב תשע"ד



www.ti.com

CDCE913
CDCEL913

Programmable 1-PLL VCXO Clock Synthesizer With 1.8-V, 2.5-V, and 3.3-V Outputs

DESCRIPTION

The CDCE913 and CDCEL913 are modular PLL-based low-cost, high-performance, programmable clock synthesizers, multipliers, and dividers. They generate up to 3 output clocks from a single input frequency. Each output can be programmed in-system for any clock frequency up to 230 MHz, using the integrated configurable PLL.

The CDCx913 has separate output supply pins, V_{DDOUT} , which is 1.8 V for CDCEL913 and 2.5 V to 3.3 V for CDCE913.

The input accepts an external crystal or LVCMOS clock signal. If an external crystal is used, an on-chip load capacitor is adequate for most applications. The value of the load capacitor is programmable from 0 to 20 pF. Additionally, an on-chip VCXO is selectable which allows synchronization of the output frequency to an external control signal, that is, PWM signal.

The deep M/N divider ratio allows the generation of zero-ppm audio/video, networking (WLAN, Bluetooth, Ethernet, GPS) or interface (USB, IEEE1394, Memory Stick) clocks from e.g., a 27 MHz reference input frequency.

The PLL supports SSC (spread-spectrum clocking). SSC can be center-spread or down-spread clocking which is a common technique to reduce electro-magnetic interference (EMI).

Based on the PLL frequency and the divider settings, the internal loop filter components are automatically adjusted to achieve high stability and optimized jitter transfer characteristic.

The device supports non-volatile EEPROM programming for ease customization of the device to the application. It is preset to a factory default configuration (see the DEFAULT DEVICE CONFIGURATION section). It can be re-programmed to a different application configuration before PCB assembly, or re-programmed by in-system programming. All device settings are programmable through SDA/SCL bus, a 2-wire serial interface.

Three programmable control inputs, S0, S1 and S2, can be used to select different frequencies, or change SSC setting for lowering EMI, or other control features like, outputs disable to low, outputs 3-state, power down, PLL bypass etc).

The CDCx913 operates in a 1.8 V environment. It operates in a temperature range of -40°C to 85°C .

Xin/CLK	1	14	Xout
S0	2	13	S1/SDA
V_{DD}	3	12	S2/SCL
V_{ctr}	4	11	Y1
GND	5	10	GND
V_{DDOUT}	6	9	Y2
V_{DDOUT}	7	8	Y3

המשך בעמוד 2

נספח לשאלה 10 לשאלון תורת האלקטרוניקה והחשמל ט'
סמל 711001 , אביב תשע"ד

Terminal Functions for CDCE913, CDCEL913

TERMINAL		I/O	DESCRIPTION
NAME	PIN TSSOP14		
Y1-Y3	11, 9, 8	O	LVC MOS outputs
Xin/CLK	1	I	Crystal oscillator input or LVC MOS clock input (selectable via SDA/SCL bus)
Xout	14	O	Crystal oscillator output (leave open or pullup when not used)
V _{ctrl}	4	I	VCXO control voltage (leave open or pullup when not used)
V _{DD}	3	Power	1.8-V power supply for the device
V _{DDOUT}	6, 7	Power	CDCEL913: 1.8-V supply for all outputs
			CDCE913: 3.3-V or 2.5-V supply for all outputs
GND	5, 10	Ground	Ground
S0	2	I	User-programmable control input S0; LVC MOS inputs; internal pullup 500k
SDA/S1	13	I/O or I	SDA: bidirectional serial data input/output (default configuration), LVC MOS internal pullup; or S1: user-programmable control input; LVC MOS inputs; internal pullup 500k
SCL/S2	12	I	SCL: serial clock input LVC MOS (default configuration), internal pullup 500k or S2: user-programmable control input; LVC MOS inputs; internal pullup 500k

Functional Block Diagram

